

达林顿阵列功率驱动集成电路

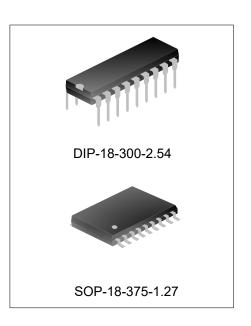
概述

ULN2803A是高耐压、大电流达林顿阵列,他个NPN 达林顿管组成。所有单元共用发射极,每个单元采用开集电极输出。每一对达林顿都串联一个2.7K 的基极电阻,直接兼容TTL 和5V CMOS 电路,可以直接处理原先需要标准逻辑缓冲器来处理的数据。

ULN2803A 工作电压高,工作电流大,灌电流可达500mA,并且能够在关态时承受50V的电压,输出还可以在高负载电流下并行运行,很好的提供了需要多接口驱动电路的解决方案。

特点

- ◆ 工作电压范围宽
- ◆ 八路高增益达林顿阵列
- ◆ 输出电压高(可达 50V)
- ◆ 输出电流大 (可达 500mA)
- ◆ 可与 TTL、CMOS、PMOS 直接连接
- ◆ 内置钳位二极管适应感性负载



应用

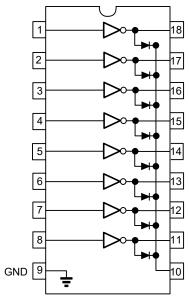
- ◆ 继电器驱动
- ◆ 直流照明驱动
- ◆ 步进电机驱动
- ◆ 电磁阀
- ◆ 直流无刷电机驱动

产品规格分类

产品名称	封装形式	打印名称 环保等级		包 装
ULN2803ADE	DIP-18-300-2.54	ULN2803ADE	无卤	料管
ULN2803ASS	SOP-18-375-1.27	ULN2803ASS	无卤	料管
ULN2803ASSTR	SOP-18-375-1.27	ULN2803ASS	无卤	编带

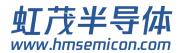


电路框图



ULN2803A 管脚说明表

管脚					
名字	脚位	I/O	描述		
<1:8>	1-8	Input	通道1到8达林顿输入		
<11:18>	18-11	Output	通道1到8达林顿输出		
(GND)	9	GND	所有通道的接地端		
СОМ	10	Input/ Output	钳位二极管负极(感性负载应用)		



极限参数

参数	符号	范围	单位
输入电压	V_{IN}	-0.5~30	V
输出电压	V _{OUT}	-0.5~50	V
钳位二极管反向电压	V_R	55	V
集电极持续工作电流	l _{out}	500	mA
钳位二极管正向电流	IF	25	mA
储藏温度	T _{STG}	-55~150	C
工作温度	T _{OPR}	-40~85	C
结温	TJ	-40~150	C

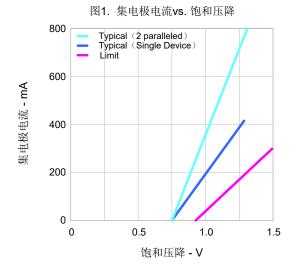
电气特性参数(除非特别指定 Ta=25°C)

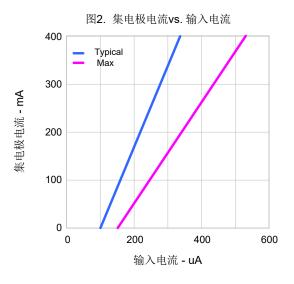
参数	符号	测试条件	最小值	典型值	最大值	单位	
松山林四山林	I _{CEX}	T _A =25℃,V _{CE} =50V(图1)			20	uA	
输出管漏电流		T _A =85℃,V _{CE} =50V(图1)			100		
CE饱和压降	V _{CE} (sat)	I _{OUT} =350mA,I _{IN} =500 uA(图3)		1.3	1.6	V	
		I _{OUT} =250mA,I _{IN} =350 uA(图3)		1.1	1.3		
		I _{OUT} =100mA,I _{IN} =250 uA(图3)		0.9	1.1		
开态输入电流	I _{I(ON)}	V _I =3.85V(图4)		0.93	1.35	mA	
关态输入电流	I _{I(OFF)}	T _A =+25℃, I _C =500uA(图5)	50	100	-		
		T _A =+85℃,I _C =500uA(图5)	25	50	-	uA	
开态输入电压	V _{I(ON)}	V _{CE} =2.0V,I _C =200mA(图6)		-	2.4		
		V _{CE} =2.0V,I _C =250mA(图6)		-	2.7		
		V _{CE} =2.0V,I _C =300mA(图6)		-	3.0		
输入电容	Cı			15	30	pF	
导通延迟时间	t _{MH}	0.5V ₁ to 0.5 V ₀		-	1.0	μS	
关断延迟时间	t _{ML}	0.5V ₁ to 0.5 V ₀		-	1.0		
嵌位二极管漏电流	I _R	T _A =+25℃, V _R =50V(图7)			10	μА	
		T _A =+85℃ ,V _R =50V(图7)			50		
嵌位二极管正向压降	V _F	I _F =350mA(图8)		1.7	2.0	V	

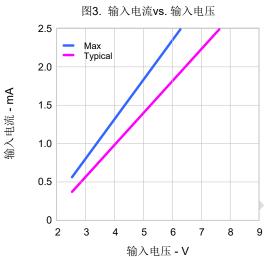
- 注: 1、极限值是指超出该范围,器件有可能被损坏,并非器件的正常工作条件范围。电参数表提供了器件的工作条件范围;
 - 2、除特别指明外,所有条件适用于达林顿阵列;
 - 3、通常条件下,每路输出在 70° C、VCE (Sat)= 1.6V 下脉冲宽度为 20ms 的持续工作电流为 350mA。

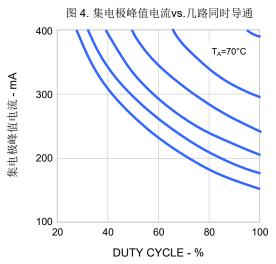


典型特性曲线

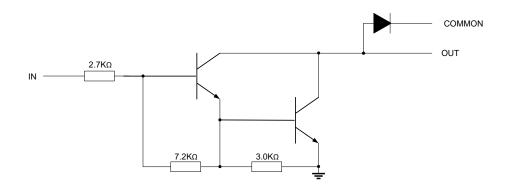






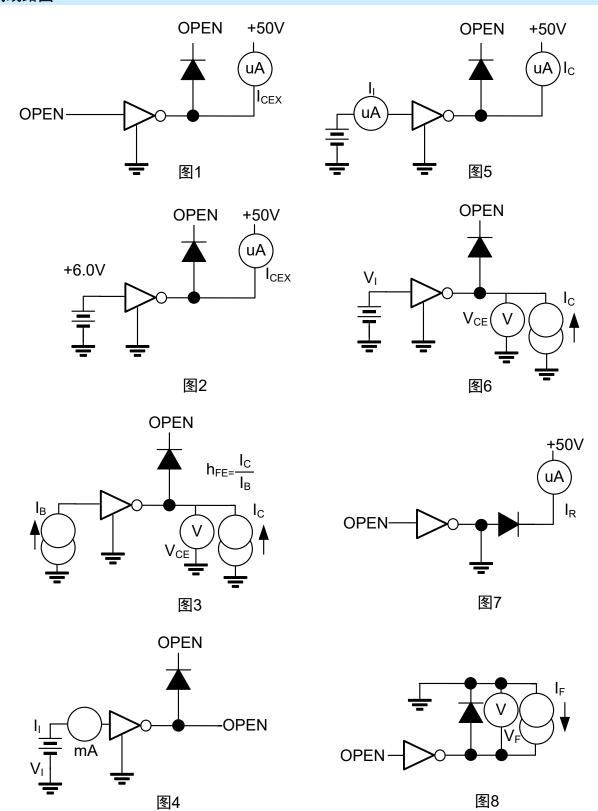


内部等效线路图





测试线路图





封装外形图

